

## Test steps v1.4.0

### BasicM

[ts AssignCN Domain](#)  
[ts CalculateActTime](#)  
[ts CheckCellsConfigured](#)  
[ts CountConfiguredCell](#)  
[ts InitVariables](#)  
[ts NAS Delay](#)  
[ts RRC Delay](#)  
[ts RRC InitVariables](#)  
[ts RRC InitVariablesCS](#)  
[ts RRC InitVariablesPS](#)  
[ts SaveCellInfo](#)  
[ts SetAttenuationLevel](#)  
[ts SetCellCfg](#)  
[ts SetTmpCellInfo](#)  
[ts CMAC NewU RNTI Reconf](#)  
[ts CMAC Pag1 Cfg](#)  
[ts CMAC Pag1 CfgConnMode](#)  
[ts CMAC PagingCfgIMSI](#)  
[ts CMAC Rel](#)  
[ts CPHY ActTime](#)  
[ts CPHY TrChRel](#)  
[ts CPHY UL ScramblingCodeMod](#)  
[ts CRLC GetRLC SeqNumSRBs UL](#)  
[ts CRLC GetRLC SeqNumSecurity](#)  
[ts CRLC Rel](#)  
[ts CRLC ResumeSecurity](#)  
[ts CRLC SuspendSecurity](#)  
[ts RB 2ndCCCH Cfg](#)  
[ts ReconfigFACH ToNoDedicated](#)  
[ts SS 1DCH DCCH Cfg](#)  
[ts SS 1DCH DCCH Modify](#)  
[ts SS 2DCH Modify](#)  
[ts SS 2DCH ModifyUL 32k](#)  
[ts SS 2FACH CCCH DCCH BCCH DTCH Cfg](#)  
[ts SS 4DCH Modify](#)  
[ts SS AddDPCH](#)  
[ts SS BCH SCH CPICH Cfg](#)  
[ts SS CellCfg](#)  
[ts SS CreateCell2 SCCPCH StandAlonePCH](#)  
[ts SS CreateCellDCH](#)  
[ts SS CreateCellFACH](#)  
[ts SS CreateCellFACH 2 PRACH](#)  
[ts SS CreateCellFACH BMC](#)  
[ts SS CreateCell 2 SCCPCH BMC](#)  
[ts SS DecrementCellPowerLevel](#)  
[ts SS IncrementCellPowerLevel](#)  
[ts SS LowerLayerBackNormal](#)  
[ts SS LowerLayerFail](#)  
[ts SS PCH 2FACH CCCH DCCH BCCH DTCH Cfg](#)  
[ts SS PCH 2FACH CCCH DCCH BCCH DTCH Modify](#)

## Test steps v1.4.0

[ts SS PCH FACH CCCH Cfg](#)  
[ts SS PCH FACH CCCH DCCH BCCH CTCH DTCH Cfg](#)  
[ts SS PrepareCellRRC ConnEst](#)  
[ts SS RACH CCCH Cfg](#)  
[ts SS RACH CCCH DCCH DTCH Cfg](#)  
[ts SS RACH CCCH DCCH DTCH Modify](#)  
[ts SS RB0 Cfg](#)  
[ts SS RB10 TM Cfg](#)  
[ts SS RB10 ToRB12 TM Cfg](#)  
[ts SS RB1 ToRB4 Cfg](#)  
[ts SS RB20 AM 21 AM Cfg](#)  
[ts SS RB20 AM 21 UM Cfg](#)  
[ts SS RB20 AM PS Cfg](#)  
[ts SS RB21 UM Cfg](#)  
[ts SS RB30 Cfg](#)  
[ts SS RB31 Cfg](#)  
[ts SS RB 2ndPCCH Cfg](#)  
[ts SS RB BCCH BCH Cfg](#)  
[ts SS RB BCCH FACH Cfg](#)  
[ts SS RB PCCH2 Cfg](#)  
[ts SS RB PCCH Cfg](#)  
[ts SS RB TM Cfg RLC](#)  
[ts SS ReConfPhyChDCH ToDCH](#)  
[ts SS ReconfDL DPCH](#)  
[ts SS ReconfNoDedicatedToCellFACH](#)  
[ts SS ReconfigRAB ToSRB](#)  
[ts SS Rel](#)  
[ts SS RelDPCH](#)  
[ts SS ReleaseDCH ToDCH](#)  
[ts SS ResetRLC SRB](#)  
[ts SS SecondFACH PCH CTCH PCCH Cfg](#)  
[ts SS SecondSCCPCH PCH PCCH Cfg](#)  
[ts SS StopCell](#)  
[ts SS StopCellExcept\\_pCCPCH](#)  
[ts SS StopRL](#)  
[ts SS SwitchCellPowerLevels](#)  
[ts SecondRACH CCCH Cfg](#)  
[ts GMM AttachReject](#)  
[ts GMM Authentication](#)  
[ts GMM AuthenticationInit](#)  
[ts GMM DetachMT](#)  
[ts GMM DetachOnSwitchOff](#)  
[ts GMM IdleUpdated](#)  
[ts GMM IdleUpdatedSpecial](#)  
[ts GMM PS Registration](#)  
[ts GMM PagingResp](#)  
[ts GMM PagingType1 PTMSI](#)  
[ts GMM ServiceRequest](#)  
[ts IdleUpdated](#)  
[ts IdleUpdatedSpecial](#)  
[ts MM Authentication](#)

## Test steps v1.4.0

[ts MM AuthenticationInit](#)  
[ts MM IMSI Detach](#)  
[ts MM IdleUpdated](#)  
[ts MM IdleUpdatedSpecial](#)  
[ts MM PwrOrUSIM Off](#)  
[ts MM PwrOrUSIM On](#)  
[ts MM SecurityOff](#)  
[ts MM SecurityOn](#)  
[po ConnectionAndSS Rel](#)  
[po ConnectionAndSS Rels](#)  
[ts NAS SignallingConnectionRelease](#)  
[ts RRC SendRB SetupDCH 57 6k CS](#)  
[ts RRC SendRB SetupDCH 64k CS](#)  
[ts RRC SendRB SetupDCH 64k PS](#)  
[ts RRC SendRB SetupDCH Speech](#)  
[ts RRC SendRB SetupFACH PS](#)  
[ts RRC SetupRAB](#)  
[ts RRC SetupRAB 2AM MAC](#)  
[ts RRC SetupRAB AM 15 RLC](#)  
[ts RRC SetupRAB AM 64k PS](#)  
[ts RRC SetupRAB AM 7 RLC](#)  
[ts RRC SetupRAB AM UM 64k PS](#)  
[ts RRC SetupRAB UM 15 RLC](#)  
[ts RRC SetupRAB UM 64k PS](#)  
[ts RRC SetupRAB UM 7 RLC](#)  
[ts CheckUE Idle](#)  
[ts RRC ConnEst](#)  
[ts RRC ConnEst DCH MT IMSI](#)  
[ts RRC ConnEst DCH MT IMSI NoReact](#)  
[ts RRC ConnEst DCH MT NoReactPagType2](#)  
[ts RRC ConnEst DCH MT PTMSI](#)  
[ts RRC ConnEst DCH MT TMSI](#)  
[ts RRC ConnEst DCH MT TMSI NoReact](#)  
[ts RRC ConnRel](#)  
[ts RRC PagNotifyIdleMode](#)  
[ts RRC PagType1](#)  
[ts RRC PagType1 ConnMode](#)  
[ts RRC PagType1 DefMAC](#)  
[ts RRC PagType1 TMSI PTMSI Cau](#)  
[ts RRC PagType2](#)  
[ts RRC PhyChannelReconf](#)  
[ts RRC PhyChannelReconfFail](#)  
[ts RRC RB ReconfAM PDCP](#)  
[ts RRC RB ReconfUM PDCP](#)  
[ts RRC RB ReIRLC](#)  
[ts RRC RandAccFail](#)  
[ts RRC ReceiveCellUpdate](#)  
[ts RRC ReceiveConnSetupCmpl](#)  
[ts RRC ReceivePhyChReconfCmpl](#)  
[ts RRC ReceiveRB ReconfigCmpl](#)  
[ts RRC ReceiveRB RelCmpl](#)

## Test steps v1.4.0

[ts\\_RRC\\_ReceiveRB\\_SetupCmpl](#)  
[ts\\_RRC\\_ReceiveTrChReconfCmpl](#)  
[ts\\_RRC\\_SignConnectRel](#)  
[ts\\_TransitToURA\\_PCH\\_P17\\_P18](#)  
[ts\\_CMAC\\_DL\\_CipherCfg](#)  
[ts\\_CMAC\\_UL\\_CipherCfg](#)  
[ts\\_CRLC\\_DL\\_CipherCfgRB](#)  
[ts\\_CRLC\\_DL\\_CipherCfgSRB](#)  
[ts\\_CRLC\\_DL\\_Integrity](#)  
[ts\\_CRLC\\_UL\\_CipherCfg](#)  
[ts\\_CRLC\\_UL\\_CipherCfg\\_RAB](#)  
[ts\\_CRLC\\_UL\\_Integrity](#)  
[ts\\_RRC\\_DL\\_SecurityRAB](#)  
[ts\\_RRC\\_Security](#)  
[ts\\_SS\\_DownloadSecurityKey](#)  
[ts\\_SS\\_SecurityDownloadStart](#)  
[ts\\_SS\\_SecurityDownloadStartCN\\_Domain](#)  
[ts\\_SS\\_SwitchOffCipheringRB](#)  
[ts\\_SendNoSegBMC](#)  
[ts\\_SendSIB12\\_BMC](#)  
[ts\\_SendSIB5\\_BMC](#)  
[ts\\_SendSIB5\\_Special](#)  
[ts\\_SendSysInfoBMC](#)  
[ts\\_InitializeSIB2AndSIB18](#)  
[ts\\_SendDefSysInfo](#)  
[ts\\_SendNoSegDefSchedul](#)  
[ts\\_SendSB1\\_DefSchedul](#)  
[ts\\_SendSIB1](#)  
[ts\\_SendSIB11](#)  
[ts\\_SendSIB12](#)  
[ts\\_SendSIB18](#)  
[ts\\_SendSIB2](#)  
[ts\\_SendSIB3](#)  
[ts\\_SendSIB4](#)  
[ts\\_SendSIB5](#)  
[ts\\_SendSIB6](#)  
[ts\\_SendSIB7](#)  
[ts\\_SendSysInfoWithSpecialSIB1](#)  
[ts\\_SendSysInfoWithSpecialSIB5\\_And6](#)  
[ts\\_SysInfoModifyMM](#)  
[ts\\_SysInfoModifySIB1\\_And11\\_RRC](#)  
[ts\\_SysInfoModifySIB1\\_RRC](#)  
[ts\\_SysInfoModifySIB2\\_RRC](#)  
[ts\\_SysInfoModifySIB3\\_And4\\_RRC](#)  
[ts\\_SysInfoModifySIB3\\_And4\\_RRC\\_ConnMode](#)  
[ts\\_SysInfoModifySIB5\\_And6\\_RRC](#)  
[ts\\_TimedSysInfoModifyMM](#)  
[ts\\_SendDefSysInfoMulRatHo](#)  
[ts\\_SendNoSegMulRatHo](#)  
[ts\\_SendSIB16\\_MulRatHo](#)  
[ts\\_SendSIB5\\_MulRatHo](#)

## Test steps v1.4.0

[ts\\_CellDependentPara](#)  
[ts\\_ChangeMIB\\_ValueTag](#)  
[ts\\_ChangeSB1\\_ValueTag](#)  
[ts\\_InitializeSIB11\\_SIB12](#)  
[ts\\_Scheduling](#)  
[ts\\_SendDefSysInfo\\_2SCCPCH\\_StandAlonePCH](#)  
[ts\\_SendMIB](#)  
[ts\\_SendPage1\\_ModifySI](#)  
[ts\\_SendPage1\\_ModifySI\\_ConnMode](#)  
[ts\\_SendSB1\\_MulRatOrBMC](#)  
[ts\\_SendSIB11\\_MulRatOrBMC](#)  
[ts\\_SendSIB18\\_MulRatOrBMC](#)  
[ts\\_SendSIB1\\_MulRatOrBMC](#)  
[ts\\_SendSIB2\\_MulRatOrBMC](#)  
[ts\\_SendSIB3\\_MulRatOrBMC](#)  
[ts\\_SendSIB4\\_MulRatOrBMC](#)  
[ts\\_SendSIB7\\_MulRatOrBMC](#)  
[ts\\_UTRAN\\_GERAN\\_ParaInit](#)  
[ts\\_TC\\_ActivateRB\\_TestMode](#)  
[ts\\_TC\\_CloseUE\\_TestLoop](#)  
[ts\\_TC\\_DeactivateRB\\_TestMode](#)  
[ts\\_TC\\_OpenUE\\_TestLoop](#)  
[ts\\_AT\\_InitCallCS](#)  
[ts\\_AT\\_InitConnection](#)  
[ts\\_AT\\_OrgPS\\_Call](#)  
[ts\\_AT\\_SetQoS](#)  
[ts\\_AT\\_TriggerGMM\\_Attach](#)  
[ts\\_AT\\_TriggerGMM\\_Detach](#)  
[ts\\_MMI\\_PLMN\\_SelModeAuto](#)  
[ts\\_MMI\\_PLMN\\_SelModeMan](#)  
[ts\\_MMI\\_PLMN\\_SelPerf](#)  
[ts\\_MMI\\_UE\\_PwrOff](#)  
[ts\\_MMI\\_UE\\_PwrOn](#)  
[ts\\_MMI\\_UE\\_SwitchOff](#)  
[ts\\_MMI\\_UE\\_SwitchOn](#)  
[ts\\_MMI\\_UE\\_SwitchOnTriggerGMM\\_Attach](#)  
[ts\\_MMI\\_USIM\\_Insert](#)  
[ts\\_MMI\\_USIM\\_Remove](#)  
[ts\\_BMC\\_SendCBS\\_Message](#)  
[ts\\_CC\\_Disconnect](#)  
[ts\\_DeactivatePDP\\_ContextMT](#)  
**Total : 244**

### L3M

[ts\\_CC\\_BS20\\_MO](#)  
[ts\\_CC\\_BS20\\_MT](#)  
[ts\\_CC\\_BS30\\_MO](#)  
[ts\\_CC\\_BS30\\_MT](#)  
[ts\\_CC\\_BasicServMO](#)  
[ts\\_CC\\_BasicServMO\\_Def](#)  
[ts\\_CC\\_BasicServMT](#)  
[ts\\_CC\\_BasicServMT\\_Def](#)

## Test steps v1.4.0

[ts CC CheckServSupported](#)  
[ts CC CheckState](#)  
[ts CC EnterU01](#)  
[ts CC EnterU1](#)  
[ts CC EnterU10 MO Def](#)  
[ts CC EnterU10 MT Def](#)  
[ts CC EnterU4 Def](#)  
[ts CC InitTCV MO](#)  
[ts CC InitTCV MT](#)  
[ts CC RcvCallConf](#)  
[ts CC RcvSetupOrEsetup](#)  
[ts CC ReceiveAlertConnect](#)  
[ts CC SendAlertConnect](#)  
[ts CC SendConnect](#)  
[ts CC TS61 MO](#)  
[ts CC TS61 MT](#)  
[ts CC TelephonyMO](#)  
[ts GMM ServReq](#)  
[ts MM CM ServReqDef](#)  
[ts MM IdReq](#)  
[ts MM IdReqFail](#)  
[ts MM StartCellA](#)  
[ts ActivatePDP AcceptMO](#)  
[ts ActivatePDP RequestCellFACH MO](#)  
[ts ReceiveActivatePDP Accept DCH](#)  
[ts ReceiveActivatePDP Accept FACH](#)  
[ts SetTI Rsp](#)  
[ts AT AnswerCall](#)  
[ts AT CMSS](#)  
[ts AT CmdCBST](#)  
[ts AT DeactPDP Context](#)  
[ts AT InitSMS MO](#)  
[ts AT TerminateCall](#)  
[ts MMI CheckDTCH ThroughConn](#)  
[ts UT ConfigUE MO](#)  
[ts UT ConfigUE MT](#)  
[ts UT USIM2 Insert](#)  
[ts NAS ConnRejectMO](#)  
[ts NAS PagingRsp](#)  
[ts NAS PagingRspCS](#)  
**Total: 48**

### RRC\_M

[pr GotoState6 5 Or6 7 MT](#)  
[ts ConnectedModePagingType1](#)  
[ts GotoState6 1 Or6 3 MO](#)  
[ts GotoState6 2 Or6 4 MO](#)  
[ts IdleModePagingType1](#)  
[ts PTMSI TMSI Assignment](#)  
[ts RB SendRB\\_SetUpStreamUnknown14 4k](#)  
[ts RB SendRB\\_SetUpStreamUnknown28 8k](#)  
[ts SS\\_SetNewPrimaryScramblingCode](#)

## Test steps v1.4.0

[ts\\_SendRB\\_SetUpDCH\\_64k\\_CS](#)  
[ts\\_VerifyNoAccess](#)  
[ts\\_2DCH\\_ModifyStreamUnknown14\\_4](#)  
[ts\\_2DCH\\_ModifyStreamUnknown28\\_8](#)  
[ts\\_CPHY\\_DPCH\\_DL\\_InfoModify](#)  
[ts\\_CRLC\\_ReconfRLC\\_Size](#)  
[ts\\_PCH\\_2FACH\\_ModifyUL64\\_DL32](#)  
[ts\\_RB\\_ReleaseFACH\\_ToFACH\\_PS](#)  
[ts\\_SS\\_1DCH\\_DCCH\\_CfgActTime](#)  
[ts\\_SS\\_2\\_FACH\\_1\\_RACH\\_Modify](#)  
[ts\\_SS\\_2\\_FACH\\_1\\_RACH\\_ModifyDCH\\_Cfg](#)  
[ts\\_SS\\_4DCH\\_DCCH\\_DTCH\\_Modify](#)  
[ts\\_SS\\_ConfigDCH\\_CS\\_PS](#)  
[ts\\_SS\\_ModifyDL\\_DCH\\_TFCS\\_PS](#)  
[ts\\_SS\\_ModifyUL\\_DCH\\_64k\\_To32k\\_PS](#)  
[ts\\_SS\\_RACH\\_ModifySignature](#)  
[ts\\_SS\\_RB10\\_To\\_RB12\\_TM\\_10\\_2k\\_Cfg](#)  
[ts\\_SS\\_RB\\_SetupDCH\\_ToDCH](#)  
[ts\\_SS\\_ReConfFACH\\_ToDCH](#)  
[ts\\_SS\\_ReConfTrChPCH](#)  
[ts\\_SS\\_ReconfDCH\\_ToFACH](#)  
[ts\\_SS\\_ReconfFACH\\_ToDCH\\_EstRAB](#)  
[ts\\_SS\\_ReconfTrChDCH\\_ToDCH\\_64k](#)  
[ts\\_SS\\_ReIDCH\\_CS\\_PS](#)  
[ts\\_SS\\_ReleaseDCH\\_ToDCH\\_CS\\_Speech](#)  
[ts\\_SS\\_ReleaseDCH\\_ToFACH\\_PS](#)  
[ts\\_SS\\_ReleaseFACH\\_ToDCH\\_PS](#)  
[ts\\_SS\\_RemoveConfigRRC\\_RB3](#)  
[ts\\_SS\\_ResetRLC\\_SRB\\_2\\_To4](#)  
[ts\\_SS\\_SetConfigRRC\\_RB3](#)  
[ts\\_SS\\_TFCRestriction](#)  
[ts\\_SetSS\\_DisableAck](#)  
[ts\\_SetSS\\_EnableAck](#)  
[ts\\_CC\\_EnterU10\\_MT\\_Speech](#)  
[ts\\_CC\\_EnterU10\\_MT\\_Streaming14\\_4k](#)  
[ts\\_CC\\_EnterU10\\_MT\\_Streaming28\\_8k](#)  
[ts\\_CC\\_EnterU10\\_MT\\_Streaming57\\_6k](#)  
[ts\\_CC\\_InitTCV\\_MT\\_ForMultiRAT](#)  
[ts\\_RRC\\_ConnEstCS\\_MO\\_P3\\_P4](#)  
[ts\\_RRC\\_ConnEstCS\\_MT\\_P3\\_P4](#)  
[ts\\_RRC\\_ConnEstPS\\_MO\\_P5\\_P6](#)  
[ts\\_RRC\\_ConnEstPS\\_MT\\_P5\\_P6](#)  
[ts\\_RRC\\_NAS\\_CallSetupCS\\_MO\\_P7\\_P8](#)  
[ts\\_RRC\\_NAS\\_CallSetupCS\\_MT\\_P7\\_P8](#)  
[ts\\_RRC\\_NAS\\_SessionActPS\\_MO\\_P9\\_P10](#)  
[ts\\_RRC\\_NAS\\_SessionActPS\\_MT\\_P9\\_P10](#)  
[ts\\_RRC\\_RAB\\_EstCS\\_MO\\_P11\\_P12](#)  
[ts\\_RRC\\_RAB\\_EstCS\\_MT\\_P11\\_P12](#)  
[ts\\_RRC\\_RAB\\_EstPS\\_MO\\_P13\\_P14](#)  
[ts\\_RRC\\_RAB\\_EstPS\\_MT\\_P13\\_P14](#)  
[ts\\_TransitToCellPCH\\_P15\\_P16](#)

## Test steps v1.4.0

[ts\\_SetUpRAB\\_FACH\\_ToDCH\\_PS](#)  
[ts\\_SetUpRAB\\_PS\\_DCH\\_ToFACH](#)  
[ts\\_HO\\_ReconfDCH\\_ToDCH](#)  
[ts\\_HO\\_ReconfDCH\\_ToDCH\\_ActTime](#)  
[ts\\_HO\\_ReconfDCH\\_ToFACH](#)  
[ts\\_HO\\_ReconfFACH\\_ToDCH](#)  
[ts\\_HO\\_ReconfFACH\\_ToDCH\\_ActTime](#)  
[ts\\_HO\\_ReconfFACH\\_ToDCH\\_EstRAB](#)  
[ts\\_HO\\_ReconfFACH\\_ToDCH\\_EstRAB\\_ActTime](#)  
[ts\\_HO\\_ReconfFACH\\_ToFACH](#)  
[ts\\_HO\\_SS\\_ReconfDCH\\_ToDCH](#)  
[ts\\_HO\\_SS\\_ReconfDCH\\_ToDCH\\_ActTime](#)  
[ts\\_HO\\_SS\\_ReconfDCH\\_ToFACH](#)  
[ts\\_HO\\_SS\\_ReconfFACH\\_ToDCH](#)  
[ts\\_HO\\_SS\\_ReconfFACH\\_ToDCH\\_ActTime](#)  
[po\\_SHO\\_ConnectionAndSS\\_Rel](#)  
[ts\\_Compute\\_DPCH\\_FrameOffset](#)  
[ts\\_SHO\\_ConfigureAdditionalDL\\_DPCH](#)  
[ts\\_SHO\\_ReleaseDL\\_DPCH](#)  
[ts\\_C1\\_CheckIdleMode](#)  
[ts\\_C2\\_CheckCellFACH](#)  
[ts\\_C3\\_CheckCellDCH](#)  
[ts\\_C4\\_CheckCellPCH](#)  
[ts\\_C5\\_CheckURA\\_PCH](#)  
**Total : 84**

### M\_RAT\_HO

[ts\\_CreateCell\\_GPRS\\_Comb](#)  
[ts\\_CreateCell\\_GSM](#)  
[ts\\_CreateCell\\_GSM\\_Comb](#)  
[ts\\_SetBS\\_IdCode](#)  
[ts\\_SS\\_CreatePhyChOfCombType11](#)  
[ts\\_SS\\_CreatePhyChOfCombType4](#)  
[ts\\_SS\\_CreatePhyChOfCombType5](#)  
[ts\\_SS\\_CreatePhyChOfCombType6](#)  
[ts\\_SS\\_CreatePhyChOfCombType7](#)  
[ts\\_SS\\_CreatePhyChOfTrafficChType](#)  
[ts\\_SendDefSysInfoGSM](#)  
[ts\\_SendSysInfoType1](#)  
[ts\\_SendSysInfoType13](#)  
[ts\\_SendSysInfoType2](#)  
[ts\\_SendSysInfoType2bis](#)  
[ts\\_SendSysInfoType2quater](#)  
[ts\\_SendSysInfoType2ter](#)  
[ts\\_SendSysInfoType3](#)  
[ts\\_SendSysInfoType4](#)  
[ts\\_SendSysInfoType5](#)  
[ts\\_SendSysInfoType5bis](#)  
[ts\\_SendSysInfoType5ter](#)  
[ts\\_SendSysInfoType6](#)  
[ts\\_SendSysInfoType7](#)  
[ts\\_SendSysInfoType8](#)



## Test steps v1.4.0

[ts\\_SendDefSysInfoGPRS](#)  
[ts\\_PO\\_GSM\\_ConnectionandSS\\_Release](#)  
[ts\\_GSM\\_SetChPowerLevel](#)  
[ts\\_GSM\\_ChannelRelease](#)  
[ts\\_GSMConnectionRelease](#)

**Total: 30**

### RRC

[pr\\_GotoState6\\_11\\_MO](#)  
[pr\\_GotoState6\\_11\\_MT](#)  
[pr\\_GotoState6\\_5\\_Or6\\_7\\_MO](#)  
[pr\\_GotoState6\\_6\\_Or6\\_8\\_MO](#)  
[pr\\_GotoState6\\_6\\_Or6\\_8\\_MT](#)  
[pr\\_GotoState6\\_9\\_Or6\\_10\\_MO](#)  
[pr\\_GotoState6\\_9\\_Or6\\_10\\_MT](#)  
[ts\\_SetUpRAB\\_Send](#)  
[ts\\_SetUpRAB\\_SendFACH](#)  
[ts\\_DL\\_InitTurboSupport](#)  
[ts\\_InitCapability](#)  
[ts\\_InitPDCP\\_Capability](#)  
[ts\\_InitSimultaneousSCCPCH\\_DPCH\\_Reception](#)  
[ts\\_UL\\_InitTurboSupport](#)  
[ts\\_ChangeDomainCS\\_PS\\_Supported](#)  
[ts\\_CheckUE\\_NoStatusPDU](#)  
[ts\\_RRC\\_SendRAB\\_Data](#)  
[ts\\_SSconfigToInitialState](#)  
[ts\\_ISHO\\_RAB\\_Release](#)  
[po\\_GSM\\_SS\\_CellRelease](#)  
[ts\\_G\\_HandoverCommandInitialise26\\_6\\_5\\_2\\_4](#)  
[ts\\_G\\_HandoverCommandInitialise26\\_6\\_5\\_1\\_2](#)  
[ts\\_G\\_HandoverCommandInitialise26\\_6\\_5\\_1\\_4](#)  
[ts\\_G\\_HandoverCommandInitialise26\\_13\\_1\\_3\\_1](#)  
[ts\\_TransmitPhysicalInformation](#)  
[ts\\_GSM\\_SS\\_CellRelease](#)  
[ts\\_GSM\\_CellBarred](#)  
[ts\\_GSM\\_CellUnbarred](#)  
[ts\\_GSM\\_IdleUpdated](#)  
[ts\\_GSM\\_SetPowerLevel](#)  
[ts\\_GSM\\_TrafficChannelconfigure](#)  
[ts\\_G\\_ImmediateAssignReject](#)  
[ts\\_G\\_PagingOnAllConfiguredCells](#)  
[ts\\_G\\_RecieveChannelRequest](#)  
[ts\\_G\\_RegistrationReject](#)  
[ts\\_G\\_SS\\_Release](#)  
[ts\\_G\\_SendTMSIPagingInCell](#)  
[ts\\_G\\_SetTmpCellInfo](#)  
[ts\\_SSConf\\_ForL2Failure](#)  
[ts\\_SSConf\\_PhyChanParameter](#)  
[ts\\_Delay\\_N\\_Seconds](#)  
[ts\\_CPHY\\_TGCFN\\_252](#)  
[ts\\_CPHY\\_TGCFN\\_254](#)  
[ts\\_CPHY\\_TGCFN\\_245](#)

## Test steps v1.4.0

[ts\\_CPHY\\_TGCFN\\_249](#)  
[ts\\_GSM\\_SetCellPowerLevel2Ch](#)  
[ts\\_GSM\\_InitVariablesDef](#)  
[ts\\_GSM\\_setChannelPowerLevelLow](#)  
[ts\\_GSM\\_InitVariablesSpecific26\\_6\\_5\\_2\\_4](#)  
[ts\\_GSM\\_InitVariablesSpecific26\\_6\\_5\\_1\\_2](#)  
[ts\\_GSM\\_InitVariablesSpecific26\\_6\\_5\\_1\\_4](#)  
[ts\\_GSM\\_InitVariablesSpecific26\\_13\\_1\\_3\\_1](#)  
[ts\\_G\\_UpdateCellInfoPowerLevel](#)  
[ts\\_ChangeMIB\\_ValueTagSpecificValue](#)  
[ts\\_ModifiedRegionalParaInitNoSIB12](#)  
[ts\\_ModifiedRegionalParaInitWithSIB12](#)  
[ts\\_SIB12\\_MsgNoSegments](#)  
[ts\\_SendModifiedSysInfoNoSIB12](#)  
[ts\\_SendSysInfoModifiedSIB12](#)  
[ts\\_SendSysInfoModifiedSIB3And4](#)  
[ts\\_SendSystemInfoChangeInd](#)  
[ts\\_SysInfoModifySIB11\\_MIB\\_RRC](#)  
[ts\\_SysInfoModifySIB11\\_RRC](#)  
[ts\\_SysInfoModifySIB12\\_MIB\\_RRC](#)  
[ts\\_SysInfoModifySIB11\\_SIB12\\_MIB\\_RRC](#)  
[ts\\_SysInfoModifySIB12\\_RRC](#)  
[ts\\_SysInfoModifySIB1\\_SIB11\\_RRC](#)  
[ts\\_ToStateMO\\_CS\\_6\\_9\\_PS\\_6\\_10Or6\\_11](#)  
[ts\\_ToStateMOCompressMode\\_CS\\_6\\_9\\_PS\\_6\\_10](#)  
[ts\\_MMI\\_Cmd](#)  
[ts\\_ToStateMO\\_PS\\_6\\_10Or6\\_11\\_ActivateRB\\_TestMode](#)  
[ts\\_ModifiedRegionalParaInit6\\_1\\_2](#)  
[ts\\_ModifiedRegionalParaInit6\\_1\\_2\\_SIB\\_11\\_12](#)  
[ts\\_NoResponseOnCell](#)  
[ts\\_PagingOnAllConfiguredCells](#)  
[ts\\_PagingType1\\_IMSI](#)  
[ts\\_RecieveRandomAccessReq](#)  
[ts\\_RegistrationReject](#)  
[ts\\_SendModifiedSysInfo](#)  
[ts\\_SendModifiedSysInfoSIB11\\_12](#)  
[ts\\_SendDefSysInfo\\_QualMin](#)  
[ts\\_SS\\_Reconf\\_FACH\\_ToDCH](#)  
[ts\\_SS\\_Reconfig\\_DedicatedCh](#)  
[ts\\_GSM\\_CellConfig](#)  
[ts\\_GSM\\_DecrementCellPowerLevel](#)  
[ts\\_GSM\\_IncrementCellPowerLevel](#)  
[ts\\_GSM\\_InitVariables](#)  
[ts\\_GSM\\_InitVariables\\_OneCell](#)  
[ts\\_GSM\\_InitVariables\\_TwoCells](#)  
[ts\\_GSM\\_InitVariables\\_ThreeCells](#)  
[ts\\_GSM\\_SendDefSysInfo](#)  
**Total: 91**

**RAB**

[ts\\_RRC\\_PagType1\\_P\\_TMSI\\_Cause](#)  
[ts\\_RB\\_InitTest\\_CS\\_PS](#)

## Test steps v1.4.0

[ts RB InitTest CS](#)  
[ts RB InitTest PS](#)  
[ts 2DCH ModifyConvUnknown](#)  
[ts 2DCH ModifyConvUnknown 64k 40](#)  
[ts 2DCH ModifyConvUnknown 28 8](#)  
[ts 2DCH ModifyInteractiveBackGround 32k 8kPS 10 CC](#)  
[ts 2DCH ModifyInteractiveBackGround 32k 8kPS 10 TC](#)  
[ts 2DCH ModifyStreamUnknown 128k 0k](#)  
[ts 2DCH ModifyStreamUnknown 64k 0k](#)  
[ts 3DCH ModifyConvUnknown 64k ConvUnknown 64k 20](#)  
[ts 3DCH ModifyConvUnknown 64k ConvUnknown 64k 40](#)  
[ts 3DCH ModifyConvUnknown 64k InteractiveBackground 128k 128k 20](#)  
[ts 3DCH ModifyConvUnknown 64k InteractiveBackground 64k 20](#)  
[ts 3DCH ModifySpeech](#)  
[ts 4DCH ModifySpeech102](#)  
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 64k 64k](#)  
[ts 5DCH ModifySpeech 12 2k ConvUnknown 64k 20](#)  
[ts RB10 TM CS RB20 AM PS Config](#)  
[ts RB10 To 11 TM CS Config](#)  
[ts RB10 To 12 TM CS RB20 AM PS Config](#)  
[ts RB10 To 13 TM CS Config](#)  
[ts RB10 To RB11 TM ConfigSpeech](#)  
[ts RB10 To RB12 TM ConfigSpeech](#)  
[ts RB20 AM PS RB10 TM CS Config](#)  
[ts SS 4DCH Modify 1](#)  
[ts RB SetUpRAB CS](#)  
[ts RB SetUpRAB CS PS](#)  
[ts RB SetUpRAB PS](#)  
[ts SS 2DCH ModifyInteractiveBackGround 128k 128kPS](#)  
[ts SS 2DCH ModifyInteractiveBackGround 128k 2048kPS 10](#)  
[ts SS 2DCH ModifyInteractiveBackGround 128k 2048kPS 20](#)  
[ts SS 2DCH ModifyInteractiveBackGround 128k 384kPS 10](#)  
[ts SS 2DCH ModifyInteractiveBackGround 128k 384kPS 20](#)  
[ts SS 2DCH ModifyInteractiveBackGround 144k 144kPS](#)  
[ts SS 2DCH ModifyInteractiveBackGround 32k 64kPS 10 CC](#)  
[ts SS 2DCH ModifyInteractiveBackGround 32k 64kPS 10 TC](#)  
[ts SS 2DCH ModifyInteractiveBackGround 32k 64kPS 20 CC](#)  
[ts SS 2DCH ModifyInteractiveBackGround 32k 64kPS 20 TC](#)  
[ts SS 2DCH ModifyInteractiveBackGround 32k 8kPS 20 CC](#)  
[ts SS 2DCH ModifyInteractiveBackGround 32k 8kPS 20 TC](#)  
[ts SS 2DCH ModifyInteractiveBackGround 384k 2048kPS 10](#)  
[ts SS 2DCH ModifyInteractiveBackGround 384k 2048kPS 20](#)  
[ts SS 2DCH ModifyInteractiveBackGround 384k 384kPS 10](#)  
[ts SS 2DCH ModifyInteractiveBackGround 384k 384kPS 20](#)  
[ts SS 2DCH ModifyInteractiveBackGround 64k 128k PS](#)  
[ts SS 2DCH ModifyInteractiveBackGround 64k 144kPS](#)  
[ts SS 2DCH ModifyInteractiveBackGround 64k 2048kPS 10](#)  
[ts SS 2DCH ModifyInteractiveBackGround 64k 2048kPS 20](#)  
[ts SS 2DCH ModifyInteractiveBackGround 64k 256kPS 10](#)  
[ts SS 2DCH ModifyInteractiveBackGround 64k 256kPS 20](#)  
[ts SS 2DCH ModifyInteractiveBackGround 64k 384kPS 10](#)

## Test steps v1.4.0

[ts SS 2DCH ModifyInteractiveBackGround 64k 384kPS 20](#)  
[ts SS 2DCH ModifyInteractiveBackGround 64k 8kPS](#)  
[ts SS 2DCH ModifyInteractiveBackGround 64k 8k CC PS](#)  
[ts SS 2DCH ModifyStreamUnknown 0k 128k tc55](#)  
[ts SS 2DCH ModifyStreamUnknown 0k 128k](#)  
[ts SS 2DCH ModifyStreamUnknown 0k 384k](#)  
[ts SS 2DCH ModifyStreamUnknown 0k 64k](#)  
[ts SS 2DCH ModifyStreamUnknown 0k 64k tc54](#)  
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 32k 64k CC 10](#)  
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 32k 64k CC 20](#)  
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 32k 64k TC 10](#)  
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 32k 64k TC 20](#)  
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 64k 128k](#)  
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 32k 8k CC 10](#)  
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 32k 8k CC 20](#)  
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 32k 8k TC 10](#)  
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 32k 8k TC 20](#)  
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 64k 256k 10](#)  
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 64k 256k 20](#)  
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 64k 384k 20](#)  
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 128k 2048k 10](#)  
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 128k 2048k 20](#)  
[ts 5DCH ModifyConvSpeech 12 2k StreamUnknown 57 6k](#)  
[ts 5DCH ModifyConvSpeech 12 2k StreamUnknown 0 64k](#)  
[ts 5DCH ModifyConvSpeech 12 2k StreamUnknown 0 128k](#)  
[ts 3DCH ModifyInteractiveBackground 64k 128k StreamingUnknown 0k 128k](#)  
[ts 5DCH ModifySpeech 12 2k ConvUnknown 64k 40](#)  
[ts 3DCH ModifyConvUnknown 64k InteractiveBackground 64k 128k 20](#)  
[ts 3DCH ModifyConvUnknown 64k InteractiveBackground 64k 128k 40](#)  
[ts 3DCH ModifyConvUnknown 64k InteractiveBackground 128k 128k 40](#)  
[ts 5DCH ModifyConvSpeech 12 2k InteractiveBackground 0k 384k 40](#)  
[ts 3DCH ModifyInteractiveBackground 64k 128k StreamingUnknown 0k 64k](#)  
[ts 3DCH ModifyConvUnknown 64k InteractiveBackground 64k 40](#)  
[ts SS 2DCH ModifyInteractiveBackGround 32k PS](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 128k 2048k 10](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 128k 2048k 10](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 128k 2048k 20](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 128k 2048k 20](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 64k CC 10](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 64k CC 10](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 64k CC 20](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 64k CC 20](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 64k TC 10](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 64k TC 10](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 64k TC 20](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 64k TC 20](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 8k CC 10](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 8k CC 10](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 8k CC 20](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 8k CC 20](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 8k TC 10](#)

## Test steps v1.4.0

[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 8k TC 10](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 8k TC 20](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 32k 8k TC 20](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 64k 128k](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 64k 128k CS F](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 64k 256k](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 64k 256k 20](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 64k 256k 20 C](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 64k 256k CS F](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 64k 384k 20](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 64k 384k 20 C](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 64k 64k](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k InteractiveBackground 64k CS PS](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k StreamUnknown 0 128k](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k StreamUnknown 0 64k](#)  
[ts RB SendRB SetUp ConvSpeech 12 2k StreamUnknown 57 6k](#)  
[ts RB SendRB SetUp ConvUnknown 28 8](#)  
[ts RB SendRB SetUp ConvUnknown 32k 20](#)  
[ts RB SendRB SetUp ConvUnknown 32k 40](#)  
[ts RB SendRB SetUp ConvUnknown 64k 40](#)  
[ts RB SendRB SetUp ConvUnknown 64k ConvUnknown 64k 20](#)  
[ts RB SendRB SetUp ConvUnknown 64k ConvUnknown 64k 40](#)  
[ts RB SendRB SetUp ConvUnknown 64k InteractiveBackground 128k 128k 20](#)  
[ts RB SendRB SetUp ConvUnknown 64k InteractiveBackground 128k 128k 20 C](#)  
[ts RB SendRB SetUp ConvUnknown 64k InteractiveBackground 128k 128k 40](#)  
[ts RB SendRB SetUp ConvUnknown 64k InteractiveBackground 128k 128k 40 C](#)  
[ts RB SendRB SetUp ConvUnknown 64k InteractiveBackground 64k 128k 20](#)  
[ts RB SendRB SetUp ConvUnknown 64k InteractiveBackground 64k 128k 20 CS](#)  
[ts RB SendRB SetUp ConvUnknown 64k InteractiveBackground 64k 128k 40](#)  
[ts RB SendRB SetUp ConvUnknown 64k InteractiveBackground 64k 128k 40 CS](#)  
[ts RB SendRB SetUp ConvUnknown 64k InteractiveBackground 64k 20](#)  
[ts RB SendRB SetUp ConvUnknown 64k InteractiveBackground 64k 40](#)  
[ts RB SendRB SetUp ConvUnknown 64k InteractiveBackground 64k 40 CS PS](#)  
[ts RB SendRB SetUp DCH 128k 128kPS](#)  
[ts RB SendRB SetUp DCH 128k 2048kPS 10](#)  
[ts RB SendRB SetUp DCH 128k 2048kPS 20](#)  
[ts RB SendRB SetUp DCH 128k 384kPS 10](#)  
[ts RB SendRB SetUp DCH 128k 384kPS 20](#)  
[ts RB SendRB SetUp DCH 144k 144kPS](#)  
[ts RB SendRB SetUp DCH 32k 64kPS 10 CC](#)  
[ts RB SendRB SetUp DCH 32k 64kPS 10 TC](#)  
[ts RB SendRB SetUp DCH 32k 64kPS 20 CC](#)  
[ts RB SendRB SetUp DCH 32k 64kPS 20 TC](#)  
[ts RB SendRB SetUp DCH 32k 8kPS 10 CC](#)  
[ts RB SendRB SetUp DCH 32k 8kPS 10 TC](#)  
[ts RB SendRB SetUp DCH 32k 8kPS 20 CC](#)  
[ts RB SendRB SetUp DCH 32k 8kPS 20 TC](#)  
[ts RB SendRB SetUp DCH 32k PS](#)  
[ts RB SendRB SetUp DCH 384k 2048kPS 10](#)  
[ts RB SendRB SetUp DCH 384k 2048kPS 20](#)  
[ts RB SendRB SetUp DCH 384k 384kPS 10](#)

## Test steps v1.4.0

[ts RB SendRB SetUp DCH 384k 384kPS 20](#)  
[ts RB SendRB SetUp DCH 64k 144kPS](#)  
[ts RB SendRB SetUp DCH 64k 2048kPS 10](#)  
[ts RB SendRB SetUp DCH 64k 2048kPS 20](#)  
[ts RB SendRB SetUp DCH 64k 256kPS 10](#)  
[ts RB SendRB SetUp DCH 64k 256kPS 20](#)  
[ts RB SendRB SetUp DCH 64k 384kPS 10](#)  
[ts RB SendRB SetUp DCH 64k 384kPS 20](#)  
[ts RB SendRB SetUp DCH 64k 8kPS](#)  
[ts RB SendRB SetUp DCH 64k 8k CC PS](#)  
[ts RB SendRB SetUp InteractiveBackground 64k 128k StreamingUnknown 0k 12](#)  
[ts RB SendRB SetUp InteractiveBackground 64k 128k StreamingUnknown 0k 12](#)  
[ts RB SendRB SetUp InteractiveBackground 64k 128k StreamingUnknown 0k 64](#)  
[ts RB SendRB SetUp InteractiveBackground 64k 128k StreamingUnknown 0k 64](#)  
[ts RB SendRB SetUp Speech 10 2k](#)  
[ts RB SendRB SetUp Speech 12 2k ConvUnknown 0 384k 40](#)  
[ts RB SendRB SetUp Speech 12 2k ConvUnknown 64k 20](#)  
[ts RB SendRB SetUp Speech 12 2k ConvUnknown 64k 40](#)  
[ts RB SendRB SetUp Speech 4 75k](#)  
[ts RB SendRB SetUp Speech 5 15k](#)  
[ts RB SendRB SetUp Speech 5 9k](#)  
[ts RB SendRB SetUp Speech 6 7k](#)  
[ts RB SendRB SetUp Speech 7 4k](#)  
[ts RB SendRB SetUp Speech 7 95k](#)  
[ts RB SendRB SetUp StreamUnknown 0k 128k](#)  
[ts RB SendRB SetUp StreamUnknown 0k 128k tc55](#)  
[ts RB SendRB SetUp StreamUnknown 0k 384k](#)  
[ts RB SendRB SetUp StreamUnknown 0k 64k tc54](#)  
[ts RB SendRB SetUp StreamUnknown 0k 64k](#)  
[ts RB SendRB SetUp StreamUnknown 128k 0k](#)  
[ts RB SendRB SetUp StreamUnknown 64k 0k](#)  
[ts SendRB SetUpDCH 57 6k CS](#)  
[ts SendRB SetUpDCH Speech](#)  
[ts SendRB SetUpStreamUnknown28 8k](#)  
[ts SendRB SetUp DCH 64k 128kPS](#)  
[ts RB SubTest1 ToReceiveTestdata TM](#)  
[ts RB SubTest1 to receive testdata TM](#)  
[ts RB SubTest RB10 RB11](#)  
[ts SendDataInContineousTTI](#)  
[ts Exit Testcase](#)  
[ts RB SubTest RB10](#)  
[ts RB SubTest RAB SRB RB10](#)  
[ts RB SubTest RAB SRB RB20](#)  
[ts RB SubTest RAB SRB RB10 RB11 RB12](#)  
[ts RB SubTest RAB SRB RB10 RB11 RB12 RB20](#)  
[ts RB SubTest RAB SRB RB10 RB20](#)  
[ts RB SubTest RB10 RB11 RB12](#)  
[ts RB SubTest RB10 RB11 RB12 RB13](#)  
[ts RB SubTest RB10 RB11 RB12 RB13 TM](#)  
[ts RB SubTest RB10 RB11 RB12 RB20](#)  
[ts RB SubTest RB10 RB13](#)

## Test steps v1.4.0

[ts RB SubTest RB10 RB13 TM](#)  
[ts RB SubTest RB10 RB20](#)  
[ts RB SubTest RB10 TM](#)  
[ts RB SubTest RB11](#)  
[ts RB SubTest RB13](#)  
[ts RB SubTest RB13 TM](#)  
[ts RB SubTest RB20](#)  
[ts RB SubTest RB20 AM](#)  
[ts RB SubTest RB20 RB10 TM](#)  
[ts ReceiveData RB10](#)  
[ts ReceiveData RB20](#)  
[ts Simultaneous Data SRB RB10](#)  
[ts Simultaneous Data SRB RB20](#)  
[ts ReceiveData RB10 RB11 RB12](#)  
[ts ReceiveData RB10 RB11 RB12 RB20](#)  
[ts ReceiveData RB10 RB20](#)  
[ts Simultaneous Data SRB RB10 RB11 RB12](#)  
[ts Simultaneous Data SRB RB10 RB11 RB12 RB20](#)  
[ts Simultaneous Data SRB RB10 RB20](#)  
[ts ReceiveFirstSDU RB10 RB11 RB12](#)  
[ts ReceiveFirstSDU RB10 RB11 RB12 RB20](#)  
[ts ReceiveFirstSDU RB10 RB20](#)  
[ts RB SubTest RB10 Seg](#)  
[ts RB SubTest ToReceiveTestdata Seg](#)  
[ts Receive remaining data](#)  
[ts RB SubTests TC 14 2 41](#)  
[ts RB SubTest RAB SRB RB10 RB11 RB12 RB20 Special](#)  
[ts RB SubTest RAB SRB RB10 RB20 Special](#)  
[ts RB SubTest RAB SRB RB20 Special](#)  
[ts ReceiveData RB10 RB11 RB12 RB20 Special](#)  
[ts ReceiveData RB10 RB20 Special](#)  
[ts ReceiveData RB20 Special](#)  
[ts Simultaneous Data SRB RB10 RB11 RB12 RB20 Special](#)  
[ts Simultaneous Data SRB RB10 RB20 Special](#)  
[ts Simultaneous Data SRB RB20 Special](#)  
[ts RB Prepare DataToBeReceived](#)  
[ts SubTests TC 14 2 39 1](#)  
[ts Subtests TC 14 2 39 2](#)  
[ts Subtests 11 To 20 TC 14 2 42 2](#)  
[ts Subtests 11 To 20 TC 14 2 43 2](#)  
[ts Subtests 1 10 TC 14 2 44 1](#)  
[ts Subtests 1 10 TC 14 2 44 2](#)  
[ts Subtests 1 To 10 TC 14 2 42 2](#)  
[ts Subtests 1 To 10 TC 14 2 43 2](#)  
[ts Subtests 21 To 26 TC 14 2 43 2](#)  
[ts Subtests TC 14 2 42 1](#)  
[ts subtest 11 20 TC 14 2 44 1](#)  
[ts subtest 11 20 TC 14 2 44 2](#)  
[ts subtest 21 30 TC 14 2 44 2](#)  
[ts subtest 21 32 TC 14 2 44 1](#)  
[ts subtest 21 32 TC 14 2 44 2](#)

## Test steps v1.4.0

[ts subtest 31 40 TC 14 2 44 2](#)  
[ts subtest 41 50 TC 14 2 44 2](#)  
[ts subtest 51 56 TC 14 2 44 2](#)  
[ts Subtests 1 14 TC 14 2 45](#)  
[ts SubTests 1 14 TC 14 2 46](#)  
[ts RB SubTest RAB SRB RB10 RB11 RB12 RB13](#)  
[ts ReceiveData RB10 RB11 RB12 RB13](#)  
[ts ReceiveFirstSDU RB10 RB11 RB12 RB13](#)  
[ts Simultaneous Data SRB RB10 RB11 RB12 RB13](#)  
[ts RB SubTest RAB SRB RB13](#)  
[ts ReceiveData RB13](#)  
[ts Simultaneous Data SRB RB13](#)  
[ts Simultaneous Data SRB RB10 RB13](#)  
[ts RB SubTest RAB SRB RB10 RB13](#)  
[ts ReceiveData RB10 RB13](#)  
[ts ReceiveFirstSDU RB10 RB13](#)  
[ts Subtests TC 14 2 52 1](#)  
[ts Subtests TC 14 2 52 2](#)  
[ts Subtests TC 14 2 53 2](#)  
[ts RB SubTest RAB SRB RB10 Special 1](#)  
[ts RB SubTest RAB SRB RB20 Special 1](#)  
[ts RB SubTest RAB SRB RB10 RB20 Special 1](#)  
[ts Subtests TC 14 2 53 1](#)  
[ts RB SubTest RAB SRB RB10 RB11](#)  
[ts ReceiveData RB10 RB11](#)  
[ts ReceiveFirstSDU RB10 RB11](#)  
[ts Simultaneous Data SRB RB10 RB11](#)  
[ts ReceiveData RB11](#)  
[ts Simultaneous Data SRB RB11](#)  
[ts RB SubTest RAB SRB RB11](#)  
[ts Subtests 1 To 10 TC 14 2 48](#)  
[ts Subtests 11 To 20 TC 14 2 48](#)  
[ts Subtests 21 To 23 TC 14 2 48](#)  
[ts SubTests 11 To 20 TC 14 2 55](#)  
[ts SubTests 21 To 29 TC 14 2 55](#)  
[ts SubTests 1 To 10 TC 14 2 55](#)  
[ts SubTests 1 To 10 TC 14 2 54](#)  
[ts SubTests 11 To 20 TC 14 2 54](#)  
[ts SubTests 21 To 24 TC 14 2 54](#)  
[ts Subtests TC 14 2 51 2](#)  
[ts RRC ConnEst DCH MT TMSI SRB 1 7k](#)  
[ts SS 1DCH DCCH Cfg SRB 1 7k](#)  
[ts SS AddDPCH SRB 1 7k](#)  
[ts SS PrepareCellRRC ConnEst SRB 1 7k](#)  
[ts MM LupProc4](#)  
[ts MM StartCellB](#)  
[ts MM LupInit](#)  
[ts RRC ConnEst SRB 1 7k](#)  
[ts RRC ConnEst DCH MT IMSI SRB 1 7k](#)  
[ts RRC ConnEst DCH MT TMSI SRB 3 4k](#)  
[ts SS 1DCH DCCH Cfg SRB 3 4k](#)



## Test steps v1.4.0

[ts SS AddDPCH SRB 3 4k](#)  
[ts SS PrepareCellRRC ConnEst SRB 3 4k](#)  
[ts RRC ConnEst SRB 3 4k](#)  
[ts RRC ConnEst DCH MT IMSI SRB 3 4k](#)  
[ts RB InitTest PS RB Type1](#)  
[ts RB SetUpRAB PS RB Type1](#)

**Total: 314**

### NAS

[ts CC AutocallingAttempt](#)  
[ts CC BasicServMO Tel](#)  
[ts CC BasicServMT Tel](#)  
[ts CC CheckStateU0 MO](#)  
[ts CC CheckStateU0 MT](#)  
[ts CC CreateCellA](#)  
[ts CC EnterU10 3 MO](#)  
[ts CC EnterU10 4 MO](#)  
[ts CC EnterU10 MO](#)  
[ts CC EnterU10 MT](#)  
[ts CC EnterU11 3](#)  
[ts CC EnterU11 4](#)  
[ts CC EnterU12](#)  
[ts CC EnterU12 3](#)  
[ts CC EnterU1 4](#)  
[ts CC EnterU3](#)  
[ts CC EnterU3 3](#)  
[ts CC EnterU3 4](#)  
[ts CC EnterU4](#)  
[ts CC EnterU4 3](#)  
[ts CC EnterU4 4](#)  
[ts CC EnterU6 2](#)  
[ts CC EnterU6 4](#)  
[ts CC EnterU7](#)  
[ts CC EnterU7 2](#)  
[ts CC EnterU8](#)  
[ts CC EnterU8 2](#)  
[ts CC EnterU8 4](#)  
[ts CC EnterU9](#)  
[ts CC EnterU9 2](#)  
[ts CC EnterU9 4](#)  
[ts CC PrEnterU1](#)  
[ts CC PrEnterU10 4 MO](#)  
[ts CC PrEnterU10 MO](#)  
[ts CC PrEnterU10 MT](#)  
[ts CC PrEnterU11 3](#)  
[ts CC PrEnterU11 3Timer](#)  
[ts CC PrEnterU11 4](#)  
[ts CC PrEnterU12](#)  
[ts CC PrEnterU12 3](#)  
[ts CC PrEnterU19](#)  
[ts CC PrEnterU19 4](#)  
[ts CC PrEnterU19 4Timer](#)

## Test steps v1.4.0

[ts CC PrEnterU1 4](#)  
[ts CC PrEnterU1 Timer](#)  
[ts CC PrEnterU3](#)  
[ts CC PrEnterU3 3](#)  
[ts CC PrEnterU3 4](#)  
[ts CC PrEnterU4](#)  
[ts CC PrEnterU4 3](#)  
[ts CC PrEnterU4 4](#)  
[ts CC PrEnterU7](#)  
[ts CC PrEnterU7 2](#)  
[ts CC PrEnterU8](#)  
[ts CC PrEnterU8 2](#)  
[ts CC PrEnterU8 4](#)  
[ts CC PrEnterU9 4](#)  
[ts CC EnterU10 MT IMSI](#)  
[ts GMM AuthenticationInit InvalidMAC](#)  
[ts GMM AuthenticationInit InvalidSQN](#)  
[ts GMM Config CellA](#)  
[ts GMM Config CellA CellB](#)  
[ts GMM Config CellA CellB CellC](#)  
[ts IMSI AttachSequence](#)  
[ts PeriodicLocationUpdatingSequence](#)  
[ts MMI SetOpModeA](#)  
[ts MMI SetOpModeC](#)  
[ts MMI USIM InsertClean](#)  
[ts MMI InserUSIMAccessClassX](#)  
[ts MMI Trigger GMM AttachForNonPS Services](#)  
[ts MMI Trigger GMM DetachForNonPS Services](#)  
[ts PS PagingResp](#)  
[ts CS PagingResp](#)  
[ts PS PagingType1BCCH Modified](#)  
[ts VerifyNoAccess](#)  
[ts VerifyNoNAS](#)  
[ts CS Paging TMSI](#)  
[ts CS Paging IMSI](#)  
[ts PS Paging IMSI](#)  
[ts PS Paging PTMSI](#)  
[ts RRC CellUpdate DCCH 3 4k](#)  
[ts RegistrationOnCS](#)  
[ts RegistrationOnCS2](#)  
[ts RegistrationOnCS IfOpModeA](#)  
[ts RegistrationOnCS2 IfOpModeA](#)  
[ts RegistrationOnCS2 IfNonAutoAttachUE](#)  
[ts GMM TriggerAttachIfNotAutoAttach](#)  
[ts GMM StartIntegrityProtection](#)  
[ts GMM AuthenticateAndStartIntegrityProtection](#)  
[ts GMM UpdateEquivalentPLMNList](#)  
[ts GMM DetachMO](#)  
[ts MM ChangeLAC](#)  
[ts MM ChkEcallIMEI](#)  
[ts MM ChkEcallIMSI](#)

## Test steps v1.4.0

[ts MM ChkEcallIMSI NoKey](#)  
[ts MM IMSI Attach](#)  
[ts MM IMSI AttachIni](#)  
[ts MM IMSI DetachNoReaction](#)  
[ts MM LupAndStop](#)  
[ts MM LupAuth](#)  
[ts MM LupAuth2](#)  
[ts MM LupAuth3](#)  
[ts MM LupAuth4](#)  
[ts MM LupAuth5](#)  
[ts MM LupAuthRpt](#)  
[ts MM LupIMSI](#)  
[ts MM LupInit](#)  
[ts MM LupInit2](#)  
[ts MM LupPer](#)  
[ts MM LupPer2](#)  
[ts MM LupPerFail](#)  
[ts MM LupPerRej](#)  
[ts MM LupPerRej2](#)  
[ts MM LupProc](#)  
[ts MM LupProc2](#)  
[ts MM LupProc3](#)  
[ts MM LupProc4](#)  
[ts MM LupRej](#)  
[ts MM LupRej2](#)  
[ts MM NoCM Services](#)  
[ts MM RmvFbdnPLMN](#)  
[ts MM RmvFbdnPLMN 1](#)  
[ts MM StartCellC](#)  
[ts MM StartCellD](#)  
[ts MM TMSI Reallocation](#)  
[ts MM Start2 Cells](#)  
[ts MM StartCellB](#)  
[ts ModifyPDP Context MT Accept](#)  
[ts SecPDP ContextAccept MO](#)  
[ts UT InitCM ServReq](#)  
[ts UT InitNonCallRelSS](#)  
[ts AT SetMinQoS](#)  
[ts AT SecondaryPDP Context](#)  
[ts AT DeactPDP Context duplicate](#)  
[ts AT ModifyPDP Context](#)  
[ts AT Detach MO](#)  
[ts AT CheckAlerting](#)  
[ts AT CheckAlertingStop](#)  
[ts AT DTMF StartTone](#)  
[ts MMI AucallingInitCall](#)  
[ts MMI AucallingInitCall BlackList](#)  
[ts MMI AucallingResetBlacklist](#)  
[ts MMI CheckDTCH NotThroughConnected](#)  
[ts MMI DTMF CheckTone](#)  
[ts MMI EnableCallRefusal](#)

## Test steps v1.4.0

[ts AT InitEmergencyCall](#)  
[ts NAS LowerLayerFail](#)

**Total: 147**

### SMS

[ts SMSCS SetupMO](#)  
[ts SMSCS SetupMO Part1](#)  
[ts SMSCS SetupMT](#)  
[ts SMSCS SetupMT U10](#)  
[ts SMSPPS SetupMO](#)  
[ts SMSPPS SetupMO Part1](#)  
[ts SMSPPS SetupMT](#)  
[ts SMS InitTI](#)  
[ts SMS SetupMO Mode](#)  
[ts AT CMGD](#)  
[ts AT CMGD All](#)  
[ts AT CMGF](#)  
[ts AT CMGR](#)  
[ts AT CMGW](#)  
[ts AT CPMS](#)  
[ts AT CSCA](#)  
[ts AT CSCS](#)  
[ts AT CSMS](#)  
[ts AT EmptyMsgStorage](#)  
[ts AT InitSMS ThreeMsgs](#)  
[ts AT Rmv1SM](#)  
[ts MMI ChkCBS Received](#)  
[ts MMI ChkMCEF Reset](#)  
[ts MMI ChkMCEF Set](#)  
[ts MMI ChkMsgDisplayed](#)  
[ts MMI ChkMsgIndicated](#)  
[ts MMI ChkMsgNotIndicated](#)  
[ts MMI ChkUSIM AttIndMemProblem](#)  
[ts MMI ChkUSIM AttIndOK](#)  
[ts MMI ConnectUSIM Simulator](#)  
[ts MMI InitSMS CmdDel](#)  
[ts MMI InitSMS CmdEng](#)  
[ts MMI SM Reply](#)  
[ts UT ChkAllSM But3rd](#)  
[ts UT RecallAndIndicate](#)  
[ts UT RecallAndNotDisplay](#)  
[ts UT SM IndicateAndReply](#)  
[ts SM ActCtxt](#)  
[ts SM ActCtxt MO](#)  
[ts SM ActCtxt MT](#)  
[ts SM DeactCtxt MO](#)  
[ts SM DeactCtxt MT](#)  
[ts GMM ServiceRequestWithoutAccept](#)  
**Total: 43**

### BMC

[ts BMC SetupUM CellPch](#)  
[ts BMC SetupUM IdleMode](#)

## Test steps v1.4.0

[ts BMC SetupUM UraPch](#)  
[ts CalculationOfBMC CBS schedulingLevel2](#)  
[ts MMI ChkCBS Ignored](#)  
[ts MMI ChkCBS Received](#)  
**Total: 6**

### PDCP

[ts PDCP SetupAM](#)  
[ts PDCP TwoCellsSetupAM](#)  
[ts PDCP SetupUM](#)  
[ts PDCP SetupUM AM](#)  
[ts RB Release](#)  
[ts RB Releases](#)  
[ts PDCP AM DataPDU Transmission without compression](#)  
[ts PDCP SrnsRelocation](#)  
[ts Cellselection](#)  
[ts PDCP AM NoHeaderPDU Transmission without compression](#)  
[ts PDCP AM DataPDU Transmission with RFC2507configuration](#)  
[ts PDCP AM SeqNumPDU Transmission with RFC2507configuration](#)  
[ts PDCP UM DataPDU Transmission without compression](#)  
[ts PDCP UM NoHeaderPDU Transmission without compression](#)  
[ts PDCP UM DataPDU Transmission with RFC2507configuration](#)  
[ts AM Transmission Of PDCP SeqNumAndData](#)  
[ts AM Transmission Of PDCP Data](#)  
[ts AM Transmission Of PDCP NoHeader](#)  
[ts UM Transmission Of PDCP Data](#)  
[ts UM Transmission Of PDCP NoHeader](#)  
[ts Check Received IP Packet PDCP DataPDU with RFC2507configuration](#)  
[ts Check Received IP Packet PDCP DataPDU without compression](#)  
[ts Check Received IP Packet PDCP NoHeader PDU without compression](#)  
[ts receive and check not returned compressed IP Packet with PDCP PDU](#)  
[ts Check Received TCPIP Packet PDCP DataPDU without RFC2507configuration](#)  
**Total: 25**

### RLC

[pr GenericSetupProcedures](#)  
[pr InitialiseUM RLC StateVariables](#)  
[pr InitialiseAM RLC StateVariables](#)  
[pr RB SetupUM7](#)  
[pr RB SetupAM7](#)  
[pr RB SetupUM15](#)  
[pr RB SetupAM15](#)  
[pr CloseUE TestLoop](#)  
[po OpenUE TestLoop](#)  
[po GenericCleanupProcedures](#)  
[ts IncrementUM VTUS](#)  
[ts IncrementUM VRUS](#)  
[ts TxUMD PRBS](#)  
[ts RxUMD PRBS](#)  
[ts CreateUMD PDU](#)  
[ts TxUM 7 PRBS](#)  
[ts TxUM 15 PRBS](#)  
[ts RxUM 7 PRBS](#)

## Test steps v1.4.0

[ts RxUM 15 PRBS](#)  
[ts IncrementAM VTS](#)  
[ts IncrementAM VRR](#)  
[ts TxAMD PRBS](#)  
[ts TxAMD PRBS Status](#)  
[ts CreateAMD PDU](#)  
[ts CreateAMD PDU Status](#)  
[ts UpdateVRH](#)  
[ts TxAM 7 PRBS](#)  
[ts TxAM 7 PRBS Status](#)  
[ts TxAM 15 PRBS](#)  
[ts TxAM 15 PRBS Status](#)  
[ts GetRxAM PRBS](#)  
[ts GetTxAM PRBS](#)  
[ts GetRxUM PRBS](#)  
[ts GetTxUM PRBS](#)  
[ts CalculatePaddingSize](#)  
[ts RLC CalcTolerance](#)  
[ts RLC Delay](#)  
**Total: 37**

### MAC

[ts MAC GenericSetupProceduresToBGP6\\_2](#)  
[ts GenericSetupProceduresToBGP6\\_1](#)  
[ts GenericSetupProceduresToIdleUpdate\\_CCCH](#)  
[ts SendModifiedSysInfo\\_Sib6](#)  
[ts MAC ModifySIB5 And7](#)  
[ts MAC ModifySIB6 And7](#)  
[ts InitDummyDL Transfer](#)  
[ts InitRRC ConnecSetup](#)  
[ts ReceiveRRC RLC StatusPDU\\_DCH](#)  
[ts ReceiveRRC RLC StatusPDU\\_FACH](#)  
[ts SendDLDirectTransfer](#)  
[ts MonitorUplinkSpecifiedTime](#)  
[ts ReceiveRLC StatusPDU](#)  
[ts Set\\_AICH\\_ACKModelnDefaultCell](#)  
[ts SetPRACH\\_MeasurementmodelnDefaultCell](#)  
[ts\\_GetPRACH\\_PreambleMeasuremntReportInDefaultCell](#)  
[ts\\_RcvPagingRespOrServReq\\_FACH](#)  
[ts\\_RcvPagingRespOrServReq\\_DCH](#)  
[ts\\_GetRRC\\_ConnecSetupSegment](#)  
[ts\\_SendRRC\\_ConnecSetup](#)  
[ts\\_MAC\\_ReceiveRRC\\_ConnReqInDefaultCell](#)  
[ts\\_ReceiveLoopBackDataAndCheckASC](#)  
[ts\\_GetPRACH\\_MeasuremntReportInDefaultCellWithOrWithoutSig](#)  
[ts\\_RRC\\_ConnEstForMAC\\_Testing](#)  
[ts\\_MMI\\_USIM\\_InsertTypeB](#)  
**Total: 25**